

III. OTRAS DISPOSICIONES

UNIVERSIDADES

22437 Resolución de 21 de octubre de 2024, de la Universidad de Salamanca, por la que se publica el plan de estudios de Máster Universitario en Semiconductores y Tecnologías Electrónicas (Máster conjunto de las Universidades de Salamanca y Valladolid).

De conformidad con lo dispuesto en el artículo 27 del Real Decreto 822/2021, de 28 de septiembre, por el que se establece la organización de las enseñanzas universitarias y del procedimiento de aseguramiento de su calidad y una vez obtenida la verificación del plan de estudios por el Consejo de Universidades, previo informe positivo de la Agencia para la Calidad del Sistema Universitario de Castilla y León, y acordado el carácter oficial del título mediante Acuerdo del Consejo de Ministros de 17 de septiembre de 2024, publicado en el BOE de 27 de septiembre de 2024 por Resolución de la Secretaría General de Universidades de 20 de septiembre de 2024,

Este Rectorado ha resuelto publicar el plan de estudios conducente a la obtención del título de Máster Universitario en Semiconductores y Tecnologías Electrónicas.

Salamanca, 21 de octubre de 2024.–El Rector, José Manuel Corchado Rodríguez.

Plan de estudios de Máster Universitario en Semiconductores y Tecnologías Electrónicas

Ámbito de conocimiento: Física y Astronomía

Código Titulación: 3500183

Tipo de Materia	ECTS
Obligatorias (Ob.).	39
Optativas (Op.).	9
Prácticas Externas.	6
Trabajo Fin de Máster (TFM).	6
Créditos Totales.	60

Materia	Asignatura	Tipo	Créditos ECTS	Organización
Tecnología y materiales semiconductores.	Materiales semiconductores.	OB	4,5	Semestral.
	Tecnologías de micro y nanofabricación.	OB	4,5	Semestral.
Dispositivos semiconductores.	Dispositivos optoelectrónicos.	OB	4,5	Semestral.
	Sensores de imagen y <i>displays</i> .	OB	4,5	Semestral.
	Dispositivos electrónicos emergentes.	OB	4,5	Semestral.
Instrumentación y medida.	Teoría y técnicas de medida e instrumentación.	OB	4,5	Semestral.
Circuitos y sistemas digitales.	Circuitos digitales integrados.	OB	4,5	Semestral.
	Diseño de sistemas digitales energéticamente eficientes.	OP	4,5	Semestral.

Materia	Asignatura	Tipo	Créditos ECTS	Organización
Electrónica para tecnologías sostenibles.	Optimización energética en electrónica de potencia.	OB	4,5	Semestral.
	Sistemas fotovoltaicos y optoelectrónicos.	OP	4,5	Semestral.
	Sensores inteligentes y electrónica para IoT.	OP	4,5	Semestral.
	Electrónica para computación neuromórfica.	OP	4,5	Semestral.
Temas de vanguardia en electrónica sostenible.	Temas de vanguardia en electrónica sostenible.	OB	3	Semestral.
Prácticas curriculares.	Prácticas curriculares.	OB	6	Semestral.
Trabajo Fin de Máster.	Trabajo Fin de Máster.	TFM	6	Semestral.

Las asignaturas optativas podrán, por circunstancias excepcionales, sufrir modificaciones, siempre que lo autorice el vicerrectorado con competencias en ordenación académica y con anterioridad al inicio del curso académico.